

Свяжитесь с нами:

 info@tramplin.group

 tramplin.group

Серверный процессор
Иртыш С616

Иртыш — это современные высокопроизводительные процессоры с архитектурой LoongArch. Предназначены для критически важных задач, где необходима надежность, ценовая и производственная доступность.

Сферы применения:

Облачные и дата-центры:
Суверенные серверные решения с полным контролем данных

Государственный сектор и силовые структуры:
Защищенные системы управления, шифрование данных, безопасные серверы

Высокопроизводительные вычисления:
Эффективность для научных и инженерных расчетов, обработка больших объемов данных

Банки и финансы:
Платежные системы, обработка транзакций, защита от кибератак

Промышленность и энергетика:
Автоматизированные системы управления

Преимущества процессоров Иртыш:

- Собственная доверенная среда загрузки;
- Отсутствие не декларируемого доступа;
- Низкое энергопотребление;
- Стабильное производство и бесперебойные поставки;
- Сообщество инженеров и разработчиков, развитая экосистема;
- Собственный дизайн-центр разработки отечественных СФ-блоков

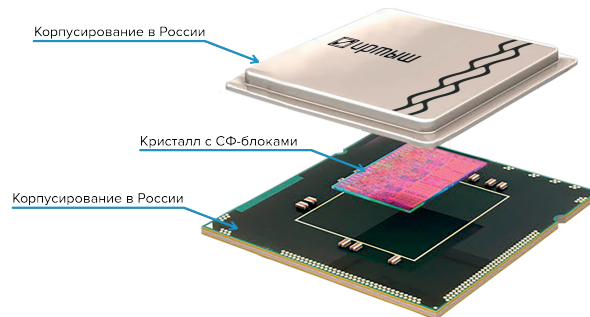
Ближайшие аналоги по производительности, Intel Xeon Silver 4310.



Варианты модификации:

- 1xИртыш C616: 16 ядер, 32 потока, максимально возможная RAM 256ГБ
- 2xИртыш C616: 32 ядра, 64 потока, максимально возможная RAM 512 Гб

Локализация корпусирования в 2027 году



Технические характеристики процессора Иртыш C616

Пиковая тактовая частота	2.2GHz	Производительность	844.8GFlops@2.2GHz
Количество ядер	16	Количество потоков	32
Количество чипов на подложке	1	Типовое потребление	100-120Вт
Ядро процессора	64-разрядное супер скалярное ядро LA664; Поддерживает систему инструкций LoongArch; Поддерживает 128/256-битные векторные инструкции; Внеочередное исполнение команд до 6 за такт; 4 целочисленных блока, 4 векторных блока и 4 блока доступа к памяти	Управление питанием	Поддержка динамического отключения тактовых сигналов основных модулей Поддержка динамического изменения частоты основных тактовых доменов Поддержка динамической регулировки напряжения основного домена питания
Межпроцессорная шина	LCL PCIe мультиплексирование	Модуль безопасности	Собственная разработка в соответствии с требованиями российских регуляторов
КЭШ	Каждое ядро содержит L1 инструкций: 64KB L1 данных: 64KB L2: 256KB Общий L3: 32MB	Память	4 канала 72 битной DDR4-3200
I/O	4 канала PCIe x 16 (64 Lane)	Прочие I/O	SPI UART I2C GPIO