

Свяжитесь с нами:

 tramplin.group



Серверный процессор Иртыш С664

Иртыш — это современные высокопроизводительные процессоры с архитектурой LoongArch. Предназначены для критически важных задач, где необходима надежность, ценовая и производственная доступность.

Сферы применения:

Облачные и дата-центры:
Суверенные серверные решения с полным контролем данных

Государственный сектор и силовые структуры:
Защищенные системы управления, шифрование данных, безопасные серверы

Высокопроизводительные вычисления:
Эффективность для научных и инженерных расчетов, обработка больших объемов данных

Банки и финансы:
Платежные системы, обработка транзакций, защита от кибератак

Промышленность и энергетика:
Автоматизированные системы управления

Преимущества процессоров Иртыш:

- Собственная доверенная среда загрузки;
- Отсутствие не декларируемого доступа;
- Низкое энергопотребление;
- Стабильное производство и бесперебойные поставки;
- Сообщество инженеров и разработчиков, развитая экосистема;
- Собственный дизайн-центр разработки отечественных СФ-блоков

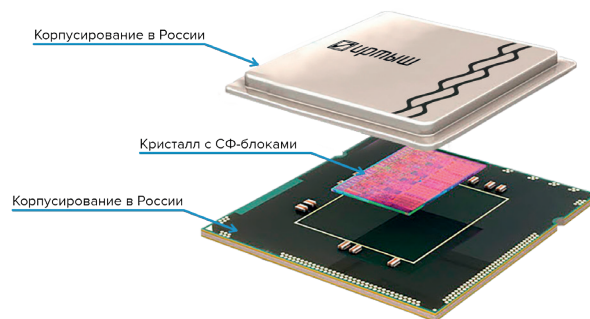
Ближайшие аналоги по производительности,
4xIntel Xeon Silver 4310



Варианты модификации:

- 1xИртыш C664: 64 ядра, 128 потоков, максимально возможная RAM 1 Тб
- 2xИртыш C664: 128 ядер, 256 потоков, максимально возможная RAM 2 Тб

Локализация корпусирования в 2027 году



Технические характеристики процессора Иртыш C664

Пиковая тактовая частота	2.0 GHz	Производительность	3072GHops@2.0GHz
Количество ядер	64	Количество потоков	128
Количество чипов на подложке	4	Типовое потребление	250-300Вт
Ядро процессора	64-разрядное супер скалярное ядро LA664; Поддерживает систему инструкций LoongArch; Поддерживает 128/256-битные векторные инструкции; Внеочередное исполнение команд до 6 за такт; 4 целочисленных блока, 4 векторных блока и 4 блока доступа к памяти	Управление питанием	Поддержка динамического отключения тактовых сигналов основных модулей Поддержка динамического изменения частоты основных тактовых доменов Поддержка динамической регулировки напряжения основного домена питания
Межпроцессорная шина	LCL PCIe мультиплексирование	Модуль безопасности	Собственная разработка в соответствии с требованиями российских регуляторов
КЭШ	Каждое ядро содержит L1 инструкций: 64KB L1 данных: 64KB L2: 256KB Общий L3: 32MB	Память	8 каналов 72 битной DDR4-3200
I/O	8 каналов PCIe x 16 (128 Lane)	Прочие I/O	SPI UART I2C GPIO